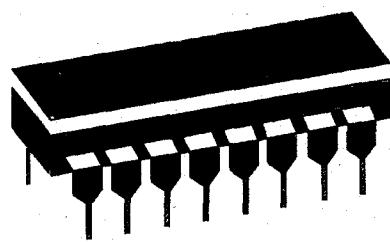


*ФИРМА МИКРОЕЛЕКТРОНИКА*

КТНТМ "Електроник"

# 1ИД138ШМ

Дешифратор



*Институт по микро  
и оптоэлектроника*

БОТЕВГРАД

Интегрална схема 1ИД138ШМ представлява триразряден дешифратор/демултиплексор, предназначен за вграждане в логическите блокове на изчислителната техника за високоскоростно дешифриране адресите за избор на чип в памети.

- Управлението на схемата се осигурява с три входа за разрешение
  - Схемата може да бъде използвана като осемизходен демултиплексор
  - Монолитен чип със средна степен на интеграция
  - Изделието се използва в изчислителната техника
- 
- Еднополярно захранване +5V
  - Защита на входовете от отрицателни напрежения
  - 16 - DIP пластмасов корпус
  - Типично време на закъснение 20ns
  - L-w-Power Shottky технология

МАКСИМАЛНО ДОПУСТИМИ ПАРАМЕТРИ	
Захранващо напрежение	7.0 V
Входно напрежение	7.0 V
Работен темп. интервал	0 °C до 70 °C
Температура на съхранение	-55 °C до 125 °C
Термично съпротивление переход-скелна среда	150 °C/W

#### ОСНОВНИ ТЕХНИЧЕСКИ ДАННИ

$$U_{CC} = 5V \pm 5\% , T_A = 0 \text{ до } 70^\circ C$$

#### ПАРАМЕТЪРСТВА

I <sub>ON</sub>	Изходно напрежение на високо ниво, във V	≥ 2.7
U <sub>OL</sub>	Изходно напрежение на ниско ниво, във V	0.5
I <sub>IL</sub>	Входен ток на ниско ниво, в mA	
I <sub>IN</sub>	Входен ток на високо ниво, в μA	
I <sub>ifa</sub>	Вх. ток на утечка, в mA	≤ 0.1
U <sub>ICLIP</sub>	Напрежение на блокировка, във V	≤ 1.5
I <sub>OS</sub>	ток на късо съединение в mA	≥ -20 ≤ -100
I <sub>CC</sub>	консумиран ток , в mA	≤ 10
t <sub>PRHL</sub>	време на задържане разпространението на сигнала при включване , в ns	≤ 39
t <sub>PLH</sub>	време на задържане разпространението на сигнала при изключване , в ns	≤ 27

#### БЛОКОВА СХЕМА

